◎ 公開特許公報(A) 平1-267610

⑤Int. Cl.⁴

識別記号

庁内整理番号

❸公開 平成1年(1989)10月25日

G 02 F 1/015

C - 8106 - 2H

審査請求 未請求 請求項の数 3 (全4頁)

ᡚ発明の名称 光スイッチ

②特 願 昭63-95646

Œ

②出 願 昭63(1988) 4月20日

 宏 東京都千代田区内幸町1丁目1番6号 日本電信電話株式

会社内

勿出 願 人 日本電信電話株式会社

東京都千代田区内幸町1丁目1番6号

倒代 理 人 弁理士 白水 常雄 外1名

明 細 書

1. 発明の名称

光スイッチ

- 2. 特許請求の範囲
- (1) pn接合を有する半導体素子への印加電圧によって光信号をオン・オフするゲート型光スイッチにおいて、前記pn接合の中間に設けられる活性層として量子井戸構造を持った導波路の一部に電極を備え、該電極にオンの時には順方向電流を注入し、オフの時には逆方向電圧を印加するように構成されたことを特徴とする光スイッチ。
- (2) 前記電極が分割され、一方を順方向電流注入 用電極とし、他方を逆方向電圧印加用電極とす るように構成されたことを特徴とする特許請求 の範囲第1項記載の光スイッチ。
- (3) 前記導波路の端面に反射防止膜が施された構造を有することを特徴とする特許請求の範囲第

I 項記載の光スイッチ。

- 3. 発明の詳細な説明
- (1) 発明の属する技術分野 大奈明は小型で集積化のできるよう

本発明は小型で集積化のできる光スイッチに関 するものである。

(2) 従来の技術とその問題点

従来のこの種の光スイッチとしては第1図に示す構成のものが知られている。(例えば文献S.Tarucha, H. Iwamura, T. Saku and H. Okamoto, "Wavequide-TypeOptical Modulaton of GaAs Quantum Well Bouble Reterostructures Using Electric Field Effect on Exciton Absorpton, "Japanese Journal of Appl, Phys, vol. 24. Na. 6, PP. L442-L444, 1985)。ここで、1はp側電極、2はp型半導体のクラッディング、3は量子井戸構造の活性層、4はn型半導体のクラッディング、5はn側電極、6は集光用レンズ、7は印加電圧用負電源を表している。

第2図は第1図に示したGaAs系素子の波長に対

する吸収特性を示したものである。実線の特性は 電圧が印加されていない状態での吸収特性で、破 線の特性はpn接合に逆方向電圧とじて1V印加さ れた状態での吸収特性を表している。この図から 分るように量子構造の活性層によって生ずる励起 子の吸収ピークが逆方向電界の印加によってシフ トする。この吸収の変化を光のスイッチングに利 用するものである。光スイッチ素子として挿入損 失が小さく、かつアイソレーションが大きく取れ る波長として、この場合には0.86μmの信号光が 選ばれる。この場合には、オン時(電界がかかっ ていない状態)の吸収が約60cm (、オフ時(-1.0V の印加時)の吸収が約250cm-1であるから、素子長 が 200μmとすると、オン時の挿入損失は約5.2 dBとなり、アイソレーションは約16.5dBとなる。 印加する電圧を変えてもこの値には大差はなく、 挿入損失が小さくてアイソレーションの大きい良 好な特性を得る事は困難であった。

また、第1図のように信号光の入出力にはレンズ結合を利用しているため、小型で高集積の光ス

ている。

今、電極に順方向電流を注入すると、活性層 3 におけるキャリアは反転分布となる。これは半導体レーザにおける反転分布と同じであり、活性層 3 は吸収媒質から利得媒質へと変化する。

第2図における一点鎖線の被長特性は0.5V順方向に電圧を印加した場合の利得特性を示している。この場合には、0.86μmの被長で利得のピークが観測され、約300cm、の利得となる。ここで導波路端面に反射防止膜が施されていれば発振が防止され、200μmの利得導波路長で約26dBの利得の電圧、オンの時には1.0Vの逆方向電圧を印加することにオフの時には1.0Vの逆方向電圧を印加することによって、素子長200μmスイッチでオン時に26dBの利得、アイソレーション47.7dBのスイッチ特性が得られる。実際の素子構成では、入出力部の導波路の利得は減少するが、全損失を補償しての利得を得る事は不可能ではない。

第4図は第3図におけるA-A'断面の構造で、10

イッチを構成する事が難しいという欠点があった。

(3) 発明の目的

本発明の目的は、オン時の挿入損失を小とし、 アイソレーションを大きくして高集積化すること ができる構造とした光スイッチを提供することに ある。

(4) 発明の構成

(4-1)発明の特徴と従来の技術との差異

本発明は、導波路部とスイッチ部の構造が同じ であり、かつオン時に順方向に電流を注入するこ とを最も主要な特徴とする。従来の技術とは、オ ン時に利得が得られる点が大きく異なる。

(4-2) 実施例

第3図は本発明の第1の実施例の構造図を示す ものであり、1はp側電極、2はp型Alo.aGao.1 Asのクラッディング、3は量子井戸構造の活性層 で、GaAs80Å, Alo.zGao.eAs50Åの周期を約10 層構成する。また、4はn型 Alo.aGao.7Asのクラッディング、5はn側電極、7及び8は各々逆 方向及び順方向用電極、9はp・型GaAs層を表し

はn型A & e... a Gao... r Asの埋込層、11はp型A & e... r Gao.. r As のプロック層、12はSiOz層を示している。第4図に示すように、導波路を埋込型の導波路で構成することによって光の散乱損失及び電流の活性層 3 への閉じ込め効果を上げることができるが、リッヂ型の導波路構造で構成することもできる事とは言うまでもない。

第5図は本発明の第二の実施例の構造図を示す。 本構造ではオン用の電極とオフ用の電極を分離し て構成しているため、オンとオフを独立に制御す ることができる。従って、オンとオフのタイミン グをオーバラップすることによってスイッチング 速度を早くする事が可能となる。

第6図は2×2の光マトリクス・スイッチを構成した実施例であり、13は上記構造の導波路部、14は上記構造の光スイッチ部を表している。

今、Piniから信号光が入射し、Piouxの出力 導波路を選択する場合には、1411の電極には逆方 向の電圧を、1412の電極には順方向の電圧を各々 印加することによって達成される。また、1411と 14.:の両電極に同時に順方向電圧を印加することによって、挿入損失なしに両出力導波路に信号光を出射することができる。

なお本実施例ではGaAs系の実施例について説明 したが、InP系の光スイッチも構成できることは 言うまでもない。

(5) 発明の効果

以上説明したよに、本発明の光スイッチでは、 活性層に量子井戸構造を有した導波路の一部に電 極を設け、オンの時には利得を、オフの時には吸 収を起こさせてスイッチングする構成としている ため、以下のような利点がある。

- i) 導波路部,スイッチ部とも同一構造で構成で きるため集積化した光スイッチ網を作成する事 が容易である。
- ii) 挿入損失のない利得を持った光スイッチ網を 得る事ができる。
- iii) アイソレーションの大きい特性が得られる。
- iv) クロストークの小さい光スイッチ網が構成で きる。

Pin Pour

4. 図面の簡単な説明

第1図は従来の光スイッチ構成図、第2図は吸収係数の波長依存性を示す特性図、第3図及び第5図は各々本発明素子の構造断面図、第4図は第3図A-A'線での構造断面図、第6図は2×2光マトリクス・スイッチの構成図である。

1 … p 側電極、 2 … p 型半導体クラッディング、 3 … 量子井戸構造の活性層、 4 … n 型半導体クラッディング、 5 … n 側電極、 6 … 集光用レンズ、 7 … 逆方向用電源、 8 … 順方向用電源、 9 … p ・ … コンタクト層、10 … n 型埋込層、 11 … p 型プロック層、12 … Si 0 2層、 13 … 導波路部、 14 … スイッチ部。

特許出願人 日本電信電話株式会社 代 理 人 弁理士 白 水 常 雄 外 1 名





